



**UNIVERSITÀ DEGLI STUDI DI PAVIA**  
**Dipartimento di Ingegneria Industriale e dell'informazione**

**SELEZIONE PER IL PROGETTO "LAUREE MAGISTRALI PLUS"**  
**CORSO DI LAUREA Electronic Engineering**

**COORTE MATRICOLE LM**  
**2017/2018**

**GRADUATORIA**  
**CON ABBINAMENTO CANDIDATI SELEZIONATI E AZIENDE/PROGETTI**

Cognome e Nome	PUNTEGGIO	AZIENDA/PROGETTO
BABALOLA, AYODEJI SUNDAY	42	eSilicon "High Speed Serial Interface (SerDes): Characterization"
CARDELLI, GABRIELE MARIA	29	=
DE MARCO, FEDERICO	44	Bright Solutions: "Solid State Lasers"
GIANINI, LINDA	52	STMicroelectronics: "Electro-optical signal conditioning architectures based on Silicon Photonics technology"
HERBAS BURGOS, LEONARDO DANIEL	34	eSilicon "High Speed Serial Interface (SerDes): Design"
NOVARESI, LARA	49	Infineon technologies: "Modelling of power management for autonomous driving"
SAM, SAVDA	51	=

Il presidente della Commissione  
Prof. Sabina Merlo